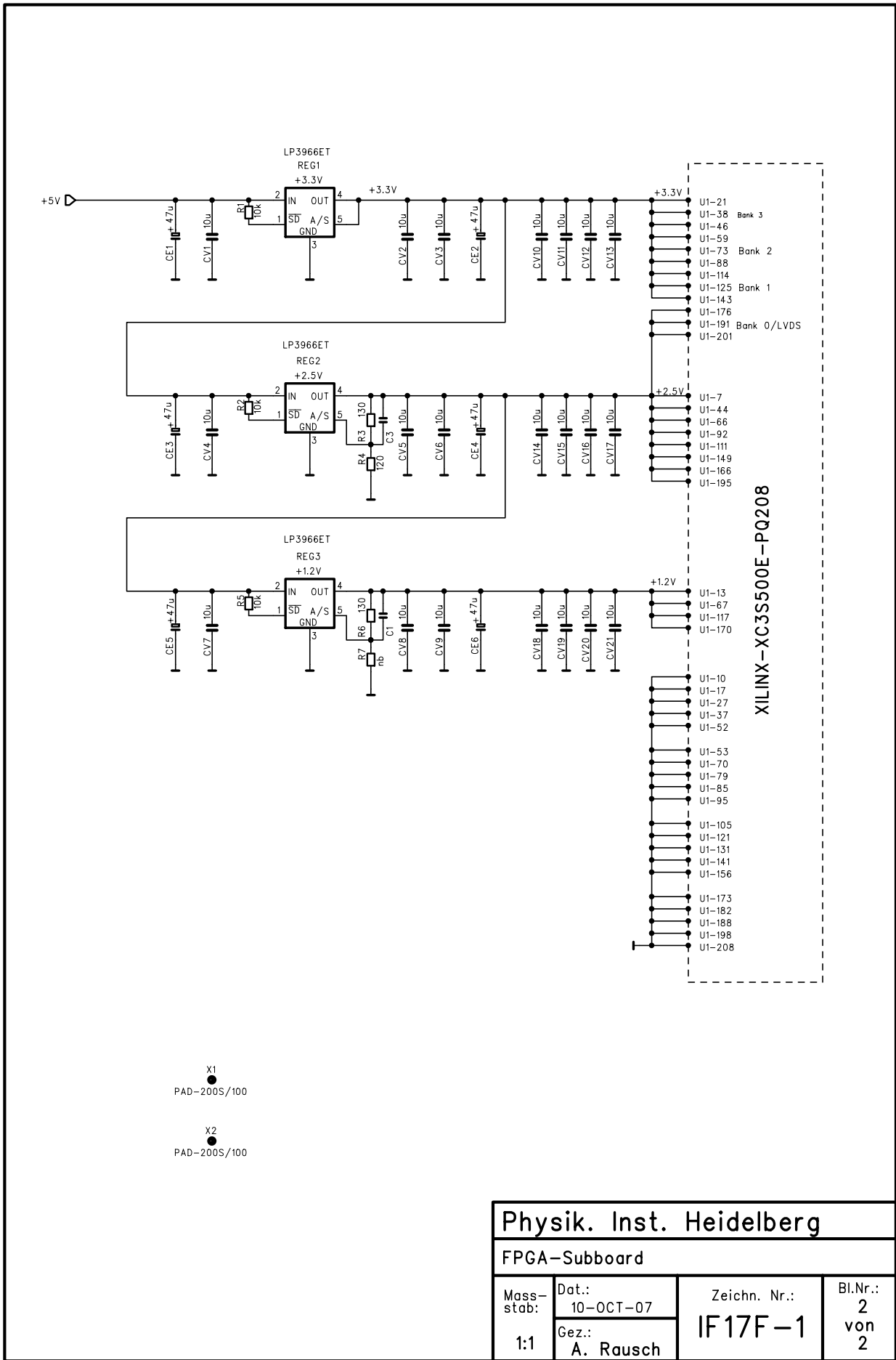


<b>Physik. Inst. Heidelberg</b>			
<b>FPGA-Subboard</b>			
Massstab:	Dat.: 10-OCT-07	Zechn. Nr.:	Bl.Nr.:
1:1	Gez.: A. Rausch	<b>IF17F-1</b>	1 von 2



XILINX-XC3S500E-PQ208

Physik. Inst. Heidelberg			
FPGA-Subboard			
Massstab: 1:1	Dat.: 10-OCT-07	Zeichn. Nr.: IF17F-1	Bl.Nr.: 2 von 2
	Gez.: A. Rausch		